**LIỆT KÊ BẢNG**

**Bảng Trang**

Bảng 2.2: Vùng giá trị bộ nhớ Ram/bank 14

Bảng 2.3: Mô tả thanh ghi INTCON………………………………………………. 19

Bảng 2.4: mô tả thanh ghi PIR1…………………………………………………… 20

Bảng 2.5: Mô tả thanh ghi PIE1…………………………………………………… 21

Bảng 2.6: Mô tả thanh ghi OPTION……………………………………………… 22

Bảng 2.6: Mô tả thanh ghi OPTION……………………………………………… 25

Bảng 2.7: Mô tả thanh ghi T1CON………………………………………………... 29

Bảng 2.8: Mô tả thanh ghi T2CON………………………………………………... 32

Bảng 2.9: Mô tả thanh ghi CCPCON……………………………………………… 39

Bảng 2.10: Mô tả nội dung bít cờ ngắt……………………………………………. .40

Bảng 2.11: Mô tả chức năng bit CCPIE…………………………………………… 40

Bảng 2.12: Mô tả chức năng thanh thi TXSTA…………………………………… 51

Bảng 2.13: Mô tả chức năng thanh ghi RCSTA…………………………………... 52

Bảng 2.14: Mô tả chức năng của cờ ngắt………………………………………….. 54

Bảng 2.15: Mô tả chức năng bit cờ ngắt…………………………………………... 54

Bảng 2.16: Công thức tính tốc độ Baud…………………………………………… 55

Bảng 2.17: Các bước thiết lập bộ truyền bất đồng bộ……………………………... 60

Bảng 2.18: Các bước thiết lập bộ nhận bất đồng bộ……………………………….. 62

Bảng 2.19 Các bước thiết lập cho bộ truyền MASTER……………………………. 64

Bảng 2.20: Các bước cấu hình bộ nhận đồng bộ Master…………………………... 66

Bảng 2.21: Các bước để thiết lập một chế độ truyền đồng bộ SLAVE …………… 67

Bảng 2.22: Các bước cấu hình chế độ nhận đồng bộ Slave……………………….. 69

Bảng 3.1: Mối quan hệ giữa nhiệt độ và lưu lượng trong bộ nhớ độ phân giải 12bits… 79

Bảng 3.2: Giá trị cấu hình tương ứng với từng độ phân giải……………………….. 80

Bảng 4.1: Mô tả chức năng chân của GLCD……………………………………… 109